



- ( 1 ) MOV 40H , #20H ( \_\_\_\_\_ , \_\_\_\_\_ )
- ( 2 ) MOVX @DPTR , A ( \_\_\_\_\_ , \_\_\_\_\_ )
- ( 3 ) MOV 20H , C ( \_\_\_\_\_ , \_\_\_\_\_ )
- ( 4 ) HERE:JB P1.0 , HERE ( \_\_\_\_\_ , \_\_\_\_\_ )
- ( 5 ) MOVC A , @A+DPT R ( \_\_\_\_\_ , \_\_\_\_\_ )

7、已知 A=7AH , RO=30H , (30H)=A5H, CY=1, 问执行以下各指令的结果(每条指令都以题中规定的数参加操作, 各条语句之间无关系)。

- (1)MOV A, @RO A=\_\_\_\_\_ H
- (2)ADD A, RO A=\_\_\_\_\_ H CY=\_\_\_\_\_ OV=\_\_\_\_\_
- (3)ADC A, 30H A=\_\_\_\_\_ H CY=\_\_\_\_\_ OV=\_\_\_\_\_
- (4)SUBB A, #30H A=\_\_\_\_\_ H  
 CY=\_\_\_\_\_ OV=\_\_\_\_\_
- (5)ANL A, 30H A=\_\_\_\_\_ H
- (6)XRL A, @RO A=\_\_\_\_\_ H

8、8051 单片机中断系统中规定: 同级中断不能相互中断。如果几个同级的中断源同时向 CPU 申请中断, CPU 则按硬件排定如下优先次序: \_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

9、8031 的定时 / 计数器是\_\_\_\_\_位 \_\_\_\_\_(减 1/ 加 1) 定时 / 计数器, 采用方式 2 工作时, 构成\_\_\_\_\_计数器。

10、串行通信, 数据输出是\_\_\_\_\_ (高位 / 低位) 在前, \_\_\_\_\_ (高位、低位) 在后, 采用方式 0 工作时, 8 位数据发送完后; TI 由硬件自动置 1; 如要再发送, 必须用 \_\_\_\_\_ 将 TI 清零。

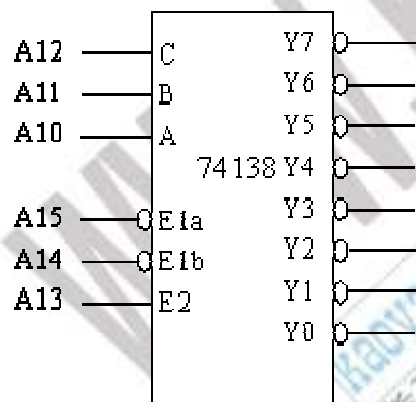
**二、判断题 (对的打 √ , 错的打 × 。每题 1 分, 共 10 分)**

- 1、指令字节数越多, 执行时间越长。 ( )
- 2、内部寄存器 Rn ( n=0~7 ) 作为间接寻址寄存器。 ( )

- 3、子程序调用时自动保护断点和现场。 ( )
- 4、8 位构成一个字节，一个字节所能表达的有符号正数的范围是 0-255。 ( )
- 5、8051 中的工作寄存器就是内部 RAM 中的一部份。 ( )
- 6、8051 中特殊功能寄存器 ( SFR ) 就是内部 RAM 中的一部份。 ( )
- 7、MOV A , @R0 指令中 @R0 的寻址方式称之为寄存器间址寻址。 ( )
- 8、MOV A , 30H 这条指令执行后的结果是 A 的值为 30H ( )
- 9、MOV A , @R7, 将 R7 单元中的数据作为地址，从该地址中取数，送入 A 中。 ..... ( )
- SP 称之为堆栈指针，堆栈是单片机内部的一个特殊区域，与 RAM 无关。 ..... ( )

### 三、分析题 ( 15 分)

一个 8031 系统的片选地址译码是由多片 74138 (三 - 八译码器) 分级构成，其中有一片地址译码的连线如下图所示。试通过分析推出译码器输出 Y7 的片选寻址范围是多少。



### 四、编程题 ( 25 分) (可用 C51 、汇编)

设 MCS-51 单片机系统时钟频率为 12MHz ，请编写用定时器 / 计数器 0 实现在 P1.0 脚上产生周期为 500 μ s ，占空比为 50 % 的方波信号的完整程序。(包括主程序及中断子程序)。

### 五、编程题 ( 25 分) (可用 C51 、汇编)

设有一个晶振为 11.0592MHz 的 AT89C51 系统。功能是和微机相接后微机键入的字符通过串行口接收回来，然后马上再通过串行口发送回微机以回显在屏幕上。试写出单片机的完整程序（波特率为 9600bps 时，定时器重新装入值为 0FDH）。

六、试编写一程序实现以下逻辑方程：（25 分）（只能用汇编语言实现）

$$P1.3 = P1.1 * \overline{P2.2} * P2.5 + \overline{P1.4} * P1.0$$