

答题纸（本）上做题，在此试卷及草稿纸上做题无效！

招收硕士学位研究生入学考试

机原理试卷

（共 4 页）

外部数据总线为多少位？

勿理首地址和末地址；

\overline{RD} 之间的逻辑关系；

地址的段寄存器；

MOV CX, [BP+8]

其操作过程；

上获得中断类型号？

络的两条信号线 \overline{OBF} 、 \overline{ACK} 何时有效？

总线标准；

步数据格式？哪个寄存器控制波特率？

IT

IH

（5，' 6'），12H，34H

STR2

并给出目的（寄存器或存储器地址）及目的操作数据

+2]

(5) MOV WORD PTR [DI], STR3

段间调用一个过程：

；

；（6 分）

（6 分）

包括堆栈段（2 分）、数据段（4 分）和主程序段（8 分）；

画出堆栈区数据入栈过程的示意图，并指明 BP+6、BP+8

连接，画出原理图（12 分）

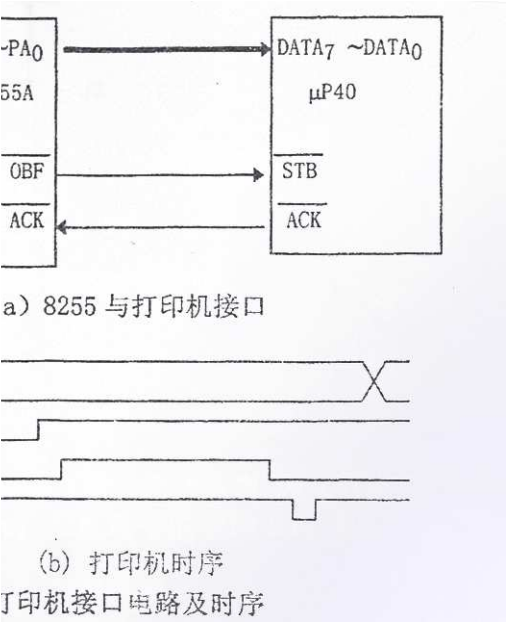
FFFFH。6264 的引脚如下：

\overline{OE} 。

43H, 计数器 1 选用方式 2, 输入时钟频率为 1.2MHz;
数器串联使用; 试确定各计数顺的控制字、初值, 并编

计数器, D5D4—读/写高低字节,
进制/十进制

对 A 口方式 1 输出驱动一微型打印机, 接线如图 1 所示。
一字符, 送打印机打印, 试编写程序 (20 分)



对 A 口输入/输出, D3=0/1—C 口高四位输入/输出, D2—B
—C 口低四位输入/输出。
对 C 口读得到):

	D3	D2	D1	D0
0	INTRA	INTEB	\overline{OBF}	INTRB

，波特率 2400。异步通信的数据格式：每个字符 7 位，
=3FBH，线路状态寄存器地址=3FDH；除数寄存器的地
址=3FDH；采用查询方式收发数据。

2 之间的简单连线图，编写 8250 的初始化程序（10 分）
，直到键入并传送‘Q’字符时退出；键入‘；回车’
AH。从 PC 机接收主 PC 机发送来的字符串，并在显示
10 分）

出错；D2=1——奇偶错；
测；D5=1——发送寄存器空；
—标志

—6 位，10—7 位，11—8 位；
—无/有校检；D4=0/1——奇/偶校验；D5=0/1——无/有
—访问除数寄存器，D7=0——访问其它寄存器。