

## 2013 年合肥工业大学 832 数字电路考研试题（回忆版）

本试题由 kaoyan.com 网友泪葬花影 提供

### 一，简答题（每题 6 分）

基本的概念，比如列举四种常用进制，为什么会有竞争冒险？消除的可能？

名词解释：HDL, FPGA, .....

### 二，化简题（貌似是的）

，基本公式化简，用卡洛图化简（肯跌的是，我没有学过最大项乘积）什么与或非与或非门之间化简！

还有一些画波形的，不如再说书上竞争冒险的那个图，这部分题不难，就是都点怪！

### 三，计算题（10 分）

主要是那一块时序电路的方面，不难，可是题多，有点烦。好像有四五题。有的解答题还是要思考的！

### 四，解答题（20）

第一题简单要死，就是几个简单们电路。

第二题是异步时序电路设计（前无古人，后无来者啊!!）我蒙了！当时就急

了，混乱写了一通!!

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至  
suggest@kaoyan.com。

