

1999 年复旦大学计算机原理试题

考研加油站收集整理 <http://www.kaoyan.com>

1999 年复旦大学计算机原理试题

一. 名词解释, (20分)

1. 不可屏蔽中断
2. 掩膜只读存储器
3. 符号扩展
4. 奇校验
5. 源程序及目标程序
6. 固件
7. GPIB总线
8. 零页寻址

二. 1. 分别用16位带符号二进制数(二的补码)及四位十六进制数表示十进制数 +146D 及 -31549D (8分)

2. 指出下列算术或逻辑运算的结果及对标志位的影响 (10分)

S Z P/V C

$$47H - 89H =$$

$$7DH \oplus 8AH =$$

三. 指出下列程序段的功能 (8分)

1.	LD HL, BLOCK	2.	LD HL, BUFFER
	LD B, BYTE		LD B, LENGTH
Loop:	Bit 7, (HL)		LD DE, 0000H
	JR Z, skip	Loop:	LD C, 08
	LD A, (HL)	ROUND:	RRC (HL)
	NEG		INC skip
	LD (HL), A	skip:	INC DE
	INC HL		DEC C
	DJNZ Loop		JR NZ, ROUND
			INC HL
			DJNZ Loop

四 如 8080 CPU 的 $SP = 1A5CH$, 且 $IM = 1$
 $IFF = 1$, 在执行起于 $2100H$ 的一条四字节
 指令时, CPU 的 \overline{INT} 端收到中断请求, 则

1. CPU 响应中断后执行的下一条指令地址是

_____ H 2. 此时 CPU 的 $SP =$ _____ H

3. $(1A5AH) =$ _____ H (9分)

五. 1. 如果以下列格式进行串行通讯.

一秒种最多可发送多少个字符? (3分)

19200 波特, 7位/字符 偶校验

2. 画出以 RS232 电平发送上述格式的
 ASCII 字符 "H" 的波形图, 图中必须标
 明电平及时间 (5分)

六. 用存储器对输入输出方式将下列输出及输入口接接入至-80 CPU的三总线. 地址必须符合指定. (8分)

输出口件 74LS273 地址 4000H

输入口件 74LS244 地址 C000H

2. 利用本题的输出口, 编写一个中断式输出程序: 外设(数据接收设备)每向CPU的NMI端发出一个中断脉冲, CPU即从以FIRST为首址的存储器区域中依次取出4字节数据, 从输出口输出. (8分)

七. 用-80汇编语言指令编写下列程序

1. 将存放在存储器中以NAME为首址, 共2K字节中的1K个四位BCD数转换成1K个四位十进制数, 存回原处. (10分)

2. 将以Data为首址, 256字节的存储器中的256字节的无符号二进制数依从小到大的次序重新排列 (10分)