

1999 年南开大学计算机原理考研试题

考研加油站收集整理 <http://www.kaoyan.com>

一、(4分) 已知 $X=-12$, $Y=+5$, 并设机器数为 8 位, 利用补码求 $X+Y$ 。

二、(10分) 填空 (每空 0.5 分)

1. 按照刷新周期的位置分配方式不同, 可将 DRAM 的刷新分为_____、
_____和_____。
2. 8255A 中 IRR 中有多位为 1, 表示_____, IO/P 中有多位为 1, 表示_____, ISR 中有多位为 1, 表示_____。
3. 一片 8259A 占用_____个 I/O 端口地址, 一片 8255A 占用_____个 I/O 端口地址。对 8253 来说, 基址+3 为_____的地址。
4. 对 ISA 总线的 PC 系列机, 从指令寻址能力说, 最多可以有_____个 I/O 端口地址, 由于采用_____, 实际可用 I/O 端口地址一般被限制在_____个。
5. 按所处物理位置分, 总线可分为_____总线、_____总线、_____总线和_____总线。
6. IEEE-488 总线规定系统中的每一设备按三种基本方式之一工作。这三种方式分别是_____、_____和_____。它还规定总线上的设备不得超过_____个。