

2000 年南开大学计算机原理考研试题

考研加油站收集整理 <http://www.kaoyan.com>

一. (15分) 填空 (共 15 个空, 每空 1 分)

1. 机器数 10001000 若是原码表示, 则其真值的十进制表示是 (1), 若是补码表示, 则其真值的十进制表示是 (2)。
2. 在 PC 系列机中, 初始化从 8259A 时 ICW2 为 01110000, 则接该 8259A 的 IR3 的中断源对应的中断服务程序的首地址 (十六进制) 是 (3)。
3. 控制存储器 (CM) 是 (4) 的组成部分, 用来存放 (5)。
4. 对同步刷新控制方式, 刷新请求是由 (6) 产生的。
5. 设置无条件输入端口的前提条件是 (7)。
6. 中断结束命令 (EOI) 所完成的操作是 (8)。
7. 8086 中指令预取队列为 (9) 个字节, 80386 中指令预取队列为 (10) 个字节。
8. 8086 系统中地址锁存是由 (11) 所要求的, 而 80386 系统中地址锁存是由 (12) 所要求的。
9. 在 80386 中段寄存器的选择器字段为 (13) 位, 其第 1、0 两位表示 (14), 用于 (15)。

二. (20分) 简要说明下列名称或概念的含义 (共 10 个, 每个 2 分)

- | | |
|------------|----------------|
| 1. 陷井 (中断) | 6. 查询传送方式 |
| 2. 软时钟中断 | 7. I/O 独立编址 |
| 3. 单步中断 | 8. 全相联 (或称全相关) |
| 4. 线选择 | 9. 虚拟存储器 |
| 5. 线性译码 | 10. 反向链 |

三. (10分) 单项选择题 (共 10 题, 每题 1 分)

1. 动态 RAM 的刷新是以_____为单位进行的。
A. 存储单元 B. 行 C. 列
2. PC 系列机中 IRR 的触发方式被设置成_____。
A. 边沿触发 B. 电平触发 C. 脉冲触发
3. 8086 系列 CPU 响应外部硬中断需经过_____中断响应周期。
A. 0 个 B. 1 个 C. 2 个 D. 4 个
4. 对 8086 系列 CPU 而言, 中断级别最高的是_____。
A. 除法错、溢出中断、软中断 B. 非屏蔽中断
C. 可屏蔽中断 D. 单步中断