

2012 年中国科学院 856 电子线路考研试题（回忆版）

本试题由 kaoyan.com 网友夜雨对床提供

第一题是填空题，58 分。

二. 模电书 P105 图 2.4.2 (b) 用 Q 点求 R_{b1} 和 R_{b2} 的值，还要求由 C_1 确定的下限频率。

三. 加减运算电路。

四. 画电压比较器的电压传输特性，与模拟电子技术答案书上 P248 图 8.1.11 的第三个图差不多，反馈通路上加了一个二极管。

五. 化简逻辑函数，是五变量的，用卡诺图，然后分别用数量最少的与非门和或非门表示出来。

六. 由三态输出门控制两个 D 触发器的输出，然后分别画出两个触发器的输出波形。

七. 数电上 P309 图 6.3.51，给出了电压波形图，要用 D 触发器和门电路设计电路。

八. 数电 P467 图 10.3.1，给出了图 10.3.2 上面的第一个图，然后叫你把下面的图画出来

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。