

本试题由 kaoyan.com 网友□倩倩□ 提供

1. 简答题:

- (1) 怎样测阻容耦合电路的频带宽度?
- (2) 同步计数和异步计数的区别?
- (3) 用触发器设计时序逻辑电路的步骤?
- (4) 图解法和小信号模型分析法的特点及适用范围。

2. 大题

- (1) BJT 共 E 极放大电路的静态工作点, 动态参数, A_{vs} 的计算等等;
- (2) 运放输出与输入的关系式的推导;
- (3) 矩形信号产生电路的分析, 定性画输出波形;
- (4) 简单的用与非门设计一个数字电路;
- (5) 2 个 JK 触发器构成的同步时序电路的分析;
- (6) 分析 74161 计数的一个功能。

以上试题来自 kaoyan.com 网友的回忆, 仅供参考, 纠错请发邮件至 suggest@kaoyan.com。