

2014 年北京理工大学电子技术考研复试试题（回忆版）

本试题由 kaoyan.com 网友 guyueliang 提供

- (1) 全加器的逻辑表达式以及逻辑电路图
- (2) 要求 D/A 转换器的精度小于 0.25%，则要使用多少位的 D/A 转换器？
- (3) 什么是理想电流源和理想电压源？使用时需要注意什么？怎么使理想电流源和理想电压源相互转变？
- (4) 一个 10 位的 D/A 转换器，其量化单位是多少？若电压源为 5V，则最低有效位的电压是多少？（大概意思就是这样，我这写的不一定准确）
- (5) 整流、滤波、稳压电路的连接。（整流用的是桥式整流电路，滤波用的是电解电容，稳压用的是三端口的集成稳压器）一定要注意桥式整流电路的连接和三端口的集成稳压器的连接。

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。