

2013 年北京大学 844 数字电路逻辑设计考研试题(回忆版)

本试题由 kaoyan.com 网友 yaojch 提供

数电回忆

一、简答

1. 求 1010 0101 的和 差 积
2. 四位二进制加法如何判断溢出
3. 用 8421 码和余 3 码表示 2013
4. 用公式法化简所给式子
5. 128*8 的存储器需要多少地址线和数据线
6. 高速缓存、内存、硬盘分别用什么类型的半导体存储器

二、什么是 SR 锁存器的状态不确定问题

三、用卡诺图化简所给式子

四、分析所给电路逻辑功能(课本三态传输门的图)

五、设计一个四选一数据选择器

六、时序电路分析(两个 D 触发器组成的电路)

七、设计一个 3 进制加减法器, 以 X 为控制端, X=0 时加法, X=1 时减法

以上试题来自 kaoyan.com 网友的回忆, 仅供参考, 纠错请发邮件至
suggest@kaoyan.com。

