

## 考试科目名称：数字电路

考查要点：

- 1、掌握数制、码制及相互转换；熟练掌握逻辑函数的公式化简法和卡诺图化简法。
  - 2、能够利用门电路的带负载能力灵活计算电路参数。
  - 3、掌握组合逻辑电路的分析方法和设计方法；能够用集成组合逻辑电路芯片设计组合逻辑电路；了解组合逻辑电路中的竞争—冒险现象。
  - 4、熟悉各类触发器的电路结构与动作特点；掌握触发器的逻辑功能及其描述方法和不同类型触发器之间的相互转换。
  - 5、掌握时序逻辑电路的分析方法和设计方法；能够用集成时序逻辑电路芯片设计时序逻辑电路。
  - 6、掌握施密特触发器、单稳态触发器、多谐振荡器、555 定时器的工作原理及其应用。
- 熟悉 A/D、D/A 转换器的性能指标；掌握 A/D、D/A 转换器的工作原理和使用方法。

考试总分：150 分（初试和复试）

考试时间：3 小时

考试方式：笔试

考试题型：

概念题（50 分）

分析、设计和计算题（100 分）