

西南财经大学 2004 年微机管理考研试题

一、什么叫浮点数规格化？写出数 $X=-100.111B$ 的规格化浮点表示。设阶码为 4 位补码，尾数为 8 位原码。（10 分）

二、举例说明波特率和字符传输率之间的联系和区别。（10 分）

三、有 CRC 码 1101110（生成多项式为： $X^3+X^0=1001$ ）（3 和 0 为上标，请自行更正）；请验证数据是否出错。（10 分）

四、简述 8086 的执行部件（EU）的基本功能，及组成。（10 分）

五、简述可编程控制器 PLC 的主要特点。（10 分）

六、图示 8086 和 8282 的连接。（10 分）

七、简述 DAC0832 的工作方式。（10 分）

八、编写一个程序（要求先画出程序流程图），将 AX 和 BX 中保存的无符号数之差的绝对值写入（2800）单元中。（10 分）

九、什么是总线周期？一个总线周期至少包含多少个时钟周期？什么情况下插入 TW 周期？插入 TW 周期的个数取决于什么？（10 分）

十、假设 $BX=0156H$, $DI=10A7H$, 位移量= $1B55H$, $DS=2300H$, 并假定没有使用段前缀。计算以下寻址方式下的有效地址和物理地址。（20 分）

直接寻址：

有效地址=

物理地址=

寄存器间接寻址（寄存器为 BX）：

有效地址=

物理地址=

BX 寄存器相对间接直接寻址：

有效地址=

物理地址=

变址寻址（寄存器为 DI）：

有效地址=

物理地址=

DI 寄存器相对变址寻址：

有效地址=

物理地址=

基址加变址的寻址（基址寄存器为 BX，变址寄存器为 DI）：

有效地址=

物理地址=

相对的基址加变址的寻址（基址寄存器为 BX，变址寄存器为 DI）：

有效地址=

物理地址=

十一、简述通道、通道类型及特点。（20 分）

十二、举例说明你所熟悉的两种机械、仪器、仪表、实验、测试、商务等装置或设备，如果采用单片机于其中会得到什么好的结果。（20 分）